

الجامعة : ديالى
الكلية : الهندسة
القسم : المنطق
المرحلة : الاولى
اسم المحاضر الثلاثي : حسين يوسف راضي
اللقب العلمي : مدرس مساعد
المؤهل العلمي : ماجستير
مكان العمل : قسم الحاسبات



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

استمارة انجاز الخطة التدريسية للمادة

حسين يوسف راضي					الاسم
Hussien.yossif@yahoo.com					البريد الالكتروني
منطق					اسم المادة
					مقرر الفصل
تعريف الطالب بالمبادئ الاساسية الالكترونيات الرقمية					اهداف المادة
دراسة الانظمة الرقمية والبوابات المنطقية وكذا الدوائر المتتالية بالإضافة الى النطاطات والمسجلات بكافة انواعها					التفاصيل الاساسية للمادة
Digital Design by M. Morris Mamo Fourth Edition, Digital Fundamentals Ninth Edition Thomas L. Floyd					الكتب المنهجية
Digital Electronics Principles, Devices And Applications by Anil K. Maini, Digital Design by Frank Vahid					المصادر الخارجية
الامتحان النهائي	المشروع	الفصل الدراسي الثاني	نصف السنة	الفصل الدراسي الاول	تقديرات الفصل
٦٠ %	-	١٠ %	٢٠ %	١٠ %	
					معلومات اضافية

الجامعة : ديالى
 الكلية : الهندسة
 القسم : المنطق
 المرحلة : الاولى
 اسم المحاضر الثلاثي : حسين يوسف راضي
 اللقب العلمي : مدرس مساعد
 المؤهل العلمي : ماجستير
 مكان العمل : قسم الحاسبات



جمهورية العراق
 وزارة التعليم العالي والبحث العلمي
 جهاز الاشراف والتقويم العلمي

استمارة الخطة التدريسية للمادة

الملاحظات	المادة العلمية	المادة النظرية	التاريخ	الاسبوع
		Number Systems, Operations, and Codes	٢٠١٤/١١/١٦	١
		Decimal Numbers Binary Numbers	٢٠١٤/١١/٢٣	٢
		Decimal-to-Binary Conversion Binary Arithmetic	٢٠١٤/١١/٣٠	٣
		١'s and ٢'s Complements of Binary Numbers Hexadecimal Numbers	٢٠١٤/١٢/٧	٤
		Octal Numbers Binary Coded Decimal (BCD)	٢٠١٤/١٢/١٤	٥
		Conversions between Numbers Digital Codes	٢٠١٤/١٢/٢١	٦
		Logic Gates The Inverter, The AND Gate ,the OR Gate ,the NAND Gate, the NOR Gate the Exclusive-OR and Exclusive- NOR Gate	٢٠١٤/١٢/٢٨	٧
		Boolean Algebra and Logic, Simplification, Boolean, Operations and Expressions Laws and Rules of Boolean Algebra, DeMorgan's Theorem	٢٠١٤/١/٤	٨
		Boolean Analysis of Logic Circuits,Simplification Using Boolean Algebra Standard Forms of Boolean Expressions Boolean Expressions and Truth Tables	٢٠١٤/١/١١	٩
		The Karnaugh Map, Karnaugh Map SOP Minimization, Karnaugh Map POS Minimization	٢٠١٤/١/١٨	١٠

		Basic Adders, Binary Subtractor Parallel Binary Adders	٢٠١٤/١/٢٥	١١
		Ripple Carry versus Look-Ahead Carry Adders		١٢
				١٣
				١٤
		--	--	١٥
		--	--	١٦
عطلة نصف السنة				
		Comparators	٢٠١٤/٢/١٥	١٧
		Decoders	٢٠١٤/٢/٢٢	١٨
		Encoders	٢٠١٤/٢/٢٩	١٩
		Multiplexers	٢٠١٤/٣/٧	٢٠
		Demultiplexes	٢٠١٤/٣/١٤	٢١
		Latches and Flip-Flops		٢٢
		Latches	٢٠١٤/٣/٢١	
		Edge-Triggered Flip-Flops	٢٠١٤/٣/٢٧	٢٣
		Edge-Triggered Flip-Flops	٢٠١٤/٤/٣	٢٤
		Flip-Flop Operating Characteristics	٢٠١٤/٤/١٠	٢٥
		Clear and Preset	٢٠١٤/٤/١٧	٢٦
		Converting Flip-Flops	٢٠١٤/٤/٢٣	٢٧
		Flip-Flop Applications	٢٠١٤/٤/٣٠	٢٨
		Flip-Flop Applications	٢٠١٤/٥/٧	٢٩
		Timer (٥٥٥)	٢٠١٤/٥/١٤	٣٠
		Shift Registers	٢٠١٤/٥/٢١	٣١

توقيع العميد :

توقيع الاستاذ :

Republic of Iraq
The Ministry of Higher Education
& Scientific Research



University: Diyala
College: Engineering
Department: Computer and
S/W
Stage: First
Lecturer name: Hussien Y.
Radhi
Academic Status: Lecturer
Qualification: MSc.
Place of work: Computer Dept.

Flow up the implementation of course syllabus

Course Instructor	Hussien Yossif Radhi				
E_mail	Hussien.yossif@yahoo.com				
Title	Logic				
Course Coordinator					
Course Objective	Introduce students to the basic principles of electronic devices				
Course Description	Study the numbing system, combintional logic circuit, sequential logic circuit, flip flops and shift registers				
Textbook	Digital Design by M. Morris Mamo Fourth Edition, Digital Fundamentals Ninth Edition Thomas L. Floyd Digital Electronics Principles, Devices And Applications by Anil K. Maini, Digital Design by Frank Vahid				
Course Assessment	First Term	Mid-Year	۲ nd Term	Project	Final Exam
	۱۰ %	۲۰ %	۱۰ %	----	۶۰ %
General Notes	Type here general notes regarding the course				

Republic of Iraq
The Ministry of Higher Education
& Scientific Research



University: Diyala
College: Engineering
Department: Computer and
S/W
Stage: First
Lecturer name: Hussien Y.
Radhi
Academic Status: Lecturer
Qualification: MSc.
Place of work: Computer Dept.

Course Weekly Outline

week	Date	Topics Covered	Lab. Experiment Assignments	Notes
١	٢٠١٤/١١/١٦	Number Systems, Operations, and Codes		
٢	٢٠١٤/١١/٢٣	Decimal Numbers Binary Numbers		
٣	٢٠١٤/١١/٣٠	Decimal-to-Binary Conversion Binary Arithmetic		
٤	٢٠١٤/١٢/٧	١'s and ٢'s Complements of Binary Numbers Hexadecimal Numbers		
٥	٢٠١٤/١٢/١٤	Octal Numbers Binary Coded Decimal (BCD)		
٦	٢٠١٤/١٢/٢١	Conversions between Numbers Digital Codes		
٧	٢٠١٤/١٢/٢٨	Logic Gates The Inverter, The AND Gate ,the OR Gate ,the NAND Gate, the NOR Gate the Exclusive-OR and Exclusive-NOR Gate		
٨	٢٠١٤/١/٤	Boolean Algebra and Logic, Simplification, Boolean, Operations and Expressions Laws and Rules of Boolean Algebra, DeMorgan's Theorem		
٩	٢٠١٤/١/١١	Boolean Analysis of Logic Circuits,Simplification Using Boolean Algebra Standard Forms of Boolean Expressions Boolean Expressions and Truth Tables		
١٠	٢٠١٤/١/١٨	The Karnaugh Map,		

		Karnaugh Map SOP Minimization, Karnaugh Map POS Minimization		
11	2.14/1/20	Basic Adders, Binary Subtractor Parallel Binary Adders		
12		Ripple Carry versus Look-Ahead Carry Adders		
13				
14				
15	--	--		
16	--	--		
Half brake				
17	2.14/2/10	Comparators		
18	2.14/2/22	Decoders		
19	2.14/2/29	Encoders		
20	2.14/3/7	Multiplexers		
21	2.14/3/14	Demultiplexes		
22	2.14/3/21	Latches and Flip-Flops Latches		
23	2.14/3/27	Edge-Triggered Flip-Flops		
24	2.14/4/3	Edge-Triggered Flip-Flops		
25	2.14/4/10	Flip-Flop Operating Characteristics		
26	2.14/4/17	Clear and Preset		
27	2.14/4/23	Converting Flip-Flops		
28	2.14/4/30	Flip-Flop Applications		
29	2.14/5/7	Flip-Flop Applications		
30	2.14/5/14	Timer (555)		
31	2.14/5/21	Shift Registers		
1	2.14/11/16	Number Systems, Operations, and Codes		

Instructor Signature:

Dean Signature: