

بسم الله الرحمن الرحيم

Republic of Iraq
The Ministry Of Higher Education
& Scientific Research



University: Diyala
College: Engineering
Department: Computer
Stage: Third
Lecturer name: Roida Abdallah
Qualification: Master
Place of work: Computer Dept.

Course Instructor	Roida Abdallah				
E-mail					
Title	Microprocessor				
Course Coordinator	Roida Abdallah				
Course Objective	جعل الطالب قادر على:- ١-فهم أجزاء المعالجات (٨٠٨٦-PII) وكيفية ربطها مع الأجزاء الأخرى للحاسبة. ٢-بناء برامج بلغة التجميع (Assembly) خاصة بهذه المعالجات.				
Course Description	دراسة تركيب المعالجات وعملها وربطها مع الأجزاء الأخرى للحاسبة ودراسة الأبعازات الرياضية والمنطقي ونقل المعلومات بلغة التجميع الخاصة بهذه المعالجات.				
Textbook	The ٨٠٨٨ & ٨٠٨٦ Microprocessor programming , Interfacing, Hardware, and applications.(Walter A. Triebel)				
Course Assessments	Term Tests	Laboratory	Quizzes	Project	Final Exam
	As(٣٠%)	As(١٠%)	As(١٠%)	-	As(٥٠%)
General Notes					

Republic of Iraq
The Ministry Of Higher Education
& Scientific Research



University: Diyala
College: Engineering
Department: Computer
Stage: Third
Lecturer name: Roida Abdallah
Qualification: Master
Place of work: Computer Dept.

Course Weekly Outline

Week	Date	Topics Covered	Lab. Experiment Assignments	Notes
١	٢٣/٠٩/٢٠١٤	Software architecture for (٨٠٨٦-P11) Microprocessors.		
٢	٣٠/٠٩/٢٠١٤	Addressing mode.		
٣	٠٧/١٠/٢٠١٤	Generation memory address.		
٤	١٤/١٠/٢٠١٤	Hardware architecture of ٨٠٨٨/٨٠٨٦ microprocessor.		
٥	٢١/١٠/٢٠١٤	Minimum mode and maximum mode system.		
٦	٢٨/١٠/٢٠١٤	Bus cycle and time status.		
٧	٠٤/١١/٢٠١٤	Memory control signals ,memory interface circuits		
٨	١١/١١/٢٠١٤	Memory control signals ,memory interface circuits		
٩	١٨/١١/٢٠١٤	Addition , subtraction instructions.		
١٠	٢٥/١١/٢٠١٤	Multiplication, division Instructions.		
١١	٠٢/١٢/٢٠١٤	Logical instructions.		
١٢	٠٩/١٢/٢٠١٤	Converting assembly language to machine code.		
١٣	١٦/١٢/٢٠١٤	Converting assembly language to machine code.		
١٤	٢٣/١٢/٢٠١٤	String data transfer instructions.		
١٥	٣٠/١٢/٢٠١٤	Jump instructions.		
١٦	٠٦/٠١/٢٠١٥	End Term Exam		
١٧	١٧/٠٢/٢٠١٥	Load effective address Instructions.		

۱۸	۲۴/۰۲/۲۰۱۵	Push and Pop Instructions.		
۱۹	۰۳/۰۳/۲۰۱۵	Input/ output interface.		
۲۰	۱۰/۰۳/۲۰۱۵	Input/ output instructions.		
۲۱	۱۷/۰۳/۲۰۱۵	Shift and rotate instructions.		
۲۲	۲۴/۰۳/۲۰۱۵	Procedures.		
۲۳	۳۱/۰۳/۲۰۱۵	۸۲C۵۵A programmable peripheral interface.		
۲۴	۰۷/۰۴/۲۰۱۵	۸۲C۵۵A programmable peripheral interface.		
۲۵	۱۴/۰۴/۲۰۱۵	Serial communication.		
۲۶	۲۱/۰۴/۲۰۱۵	BCD and ASCII arithmetic instructions.		
۲۷	۲۸/۰۴/۲۰۱۵	Key board and display interface		
۲۸	۰۵/۰۵/۲۰۱۵	Interrupt Mechanism		
۲۹	۱۲/۰۵/۲۰۱۵	Interrupt Instructions		
۳۰	۱۹/۰۵/۲۰۱۵	Advance program		
۳۱	۲۶/۰۵/۲۰۱۵	Advance program		
۳۲	۰۲/۰۶/۲۰۱۵	End Term Exam		

INSTRUCTOR Signature:

Dean Signature: