

((أستمارة الخطة التدريسية السنوية))

اسم التدريسي:	عمار عيسى اسماعيل										
البريد الالكتروني:	Ammar_alndawy2000@yahoo.com										
اسم المادة:	الالكترونيك تماثلي										
مقرر الفصل:	٢ ساعة نظري + ٣ ساعات عملي في الاسيوع										
اهداف المادة:	دراسة المبادئ الاساسية لعلم الالكترونك واهم النظريات المستخدمة										
التفاصيل الاساسيه للمادة:	التطرق الى انواع اجهزة الحماية المستخدمة لكل جهاز مع شرح عمل ملفه عمل هذه الاجهزة والغاية من استخدامها										
الكتب المنهجية:	Electronic device and circuit theory by nash eesky										
المصادر الخارجية:	Basic electronic by grob										
تقديرات الفصل:	<table border="1"><thead><tr><th>الفصل الدراسي</th><th>الفصل الاول</th><th>نصف السنة</th><th>الفصل الثاني</th><th>الامتحان النهائي</th></tr></thead><tbody><tr><td>نظام سنوي</td><td>٢٠%</td><td>--</td><td>٢٠%</td><td>٦٠%</td></tr></tbody></table>	الفصل الدراسي	الفصل الاول	نصف السنة	الفصل الثاني	الامتحان النهائي	نظام سنوي	٢٠%	--	٢٠%	٦٠%
الفصل الدراسي	الفصل الاول	نصف السنة	الفصل الثاني	الامتحان النهائي							
نظام سنوي	٢٠%	--	٢٠%	٦٠%							
معلومات اضافية:											

أسم الجامعة: جامعة ديالى
 أسم الكلية: كلية الهندسة
 أسم القسم: هندسة القدرة و المكاتن
 الكهربائية
 أسم المحاضر: عمار عيسى
 اللقب العلمي: مدرس مساعد
 المؤهل العلمي: ماجستير هندسة كهربائية
 مكان العمل: قسم هندسة القدرة و المكاتن
 الكهربائية



جمهورية العراق
 وزارة التعليم العالي و البحث العلمي
 جمار الأهرافند التثويوم العلمي

جدول الدروس الاسبوعي – الفصل الدراسي الاول

الاسبوع	التاريخ	الماده النظرية	الماده العملية	الملاحظات
١.	٣/١٠/٢٠١٠	Basic transistor operation volt -amper		
٢.	١٠/١٠/٢٠١٠	Equation for bipolar junction trans.		
٣.	١٧/١٠/٢٠١٠	Region of operation graphical analysis bjt		
٤.	٢٤/١٠/٢٠١٠	Region of operation stability and comp.		
٥.	٣١/١٠/٢٠١٠	Graphical analysis bjt		
٦.	٧/١١/٢٠١٠	As an amplifier small signal models of ce		
٧.	١٤/١١/٢٠١٠	ccooooo		
٨.	٢٨/١١/٢٠١٠	Configuration of bipolar junction trans.		
٩.	٥/١٢/٢٠١٠	Switch current source using bjt		
١٠.	١٢/١٢/٢٠١٠	Junction field		
١١.	١٩/١٢/٢٠١٠	Effect transistor jfet		
١٢.	٢٦/١٢/٢٠١٠	Physical operation and charc.		
١٣.	٢/١/٢٠١١	Metal oxede semi conductor fet		
١٤.	٩/١/٢٠١١	Depletion type mosfet		
١٥.	١٦/١/٢٠١١	Enhancement type mosfet		
١٦.	٢٣/١/٢٠١١	Dc analysis of fet		
عطلة نصف السنة				

أسم الجامعة: جامعة ديالى
 أسم الكلية: كلية الهندسة
 أسم القسم: هندسة القدرة و المكاتن
 الكهربائية
 أسم المحاضر: عمار عيسى
 اللقب العلمي: مدرس مساعد
 المؤهل العلمي: ماجستير هندسة كهربائية
 مكان العمل: قسم هندسة القدرة و المكاتن
 الكهربائية



جمهورية العراق
 وزارة التعليم العالي و البحث العلمي
 جمار الأهرافند التثويوم العلمي

جدول الدروس الاسبوعي – الفصل الدراسي الثاني

الأسبوع	التاريخ	الماده النظرية	الماده العملية	الملاحظات
١٧.	٦/٢/٢٠١١	The fet as an amp.		
١٨.	١٣/٢/٢٠١١	Graphical (load lie) analsis small		
١٩.	٢٠/٢/٢٠١١	Signal fet modes		
٢٠.	٢٧/٢/٢٠١١	Analysis of cs,cd andcg conf.		
٢١.	٦/٣/٢٠١١	Use fet as switch var. resistor		
٢٢.	١٣/٣/٢٠١١	Multi stage amp.		
٢٣.	٢٠/٣/٢٠١١	Analysis of Multi stage amp.		
٢٤.	٢٧/٣/٢٠١١	Voltage gain and current gain		
٢٥.	٣/٤/٢٠١١	Type of Multi stage amp.		
٢٦.	١٠/٤/٢٠١١	transformer		
٢٧.	١٧/٤/٢٠١١	Coupled amp.		
٢٨.	٢٤/٤/٢٠١١	Signal tuned		
٢٩.	١/٥/٢٠١١	Signal tapped and double tuned amp.		
٣٠.	٨/٥/٢٠١١	Description of operation of silicon		
٣١.	١٥/٥/٢٠١١	Control rectifier diac		
٣٢.	٢٧/٥/٢٠١١	Gto and triac		

توقيع العميد:

توقيع الاستاذ: