



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جامعة ديالى

كلية الهندسة		قسم الهندسة الالكترونية	تخصص الهندسة الالكترونية		
جدول الامتحانات النهائية لطلبة الدراسات العليا / الماجستير الفصل الدراسي الثاني/الدور الاول للعام الدراسي (٢٠٢٥-٢٠٢٦)					
ت	اليوم	التاريخ	الوقت	المقرر الدراسي	عدد الطلبة المشاركين
1	الاثنين	2026-05-11	التاسعة صباحا	Advanced Control	8
2	الخميس	2026-05-14	التاسعة صباحا	Very large-scale integration (VLSI) Design	8
3	الاحد	2026-05-17	التاسعة صباحا	Embedded Systems Design	8
4	الثلاثاء	2026-05-19	التاسعة صباحا	Advanced Power Electronics	8
5	الخميس	2026-05-21	التاسعة صباحا	Research Methodology	8
6	الاحد	2026-05-24	التاسعة صباحا	Optimization	8
7	الاثنين	2026-05-25	التاسعة صباحا	English Language 2	8

يبدأ الامتحان في تمام الساعة (٠٩:٠٠) التاسعة صباحاً.

تكون الإجابة بالقلم الجاف (الأزرق) حصراً

يمنع منعاً باتاً دخول أي طالب الى القاعة الامتحانية بعد توزيع الأسئلة الامتحانية ولا يسمح بمغادرة القاعة الامتحانية الا بعد مضي نصف مدة الامتحان

على الطالب جلب هوية الطالب النافذة للعام الدراسي الحالي وتوضع امامه طيلة فترة الامتحان

يمنع ادخال جهاز النقال (الموبايل) الى قاعة الامتحان والأدوات التالفة (ساعة ذكية، قلم سحري، نظارة الكترونية، سماعة اذان داخلية، قلم كامرة، حاسبة خادعة)

التوجه الى قاعة الامتحان قبل بدء الامتحان بربع ساعة (15 دقيقة) من وقت الامتحان

اذا صادف عطلة رسمية يوم الامتحان يؤجل الامتحان الى اليوم الذي يلي الامتحان الأخير

يمنع ادخال الكتب و المصادر والمراجع او اي اغراض شخصية الى القاعة الامتحانية

يرقن قيد الطالب في الدراسات العليا في حالة الغش او محاولات الغش في الامتحان